

2019 학회상 수상자

대한전자공학대상



최 두 환 경영고문 ((주)포스코ICT)

| 주요 학력/이력 |

- 1972~1979 서울대학교 전자공학과 공학사
- 1979~1981 서울대학교 전자공학과 공학석사
- 1981~1984 The Univ. of Texas at Austin, Dep't of EE, Ph.D.
- 1984~1991 Bell Labs, Distinguished Member of Technical Staff
- 1998~2006 네오웨이브(주) 창업, 대표이사 사장
- 2006~2011 KT 사장, 종합기술원 원장
- 2013~2014 성장사다리펀드 투자운영위원회 위원장
- 2014~2019 포스코ICT 대표이사 사장
- 2019~현재 포스코ICT 경영고문

| 주요업적 |

최두환 박사는 시대가 요구하는 첨단 공학기술을 개발하고, 이를 산업으로 성공시켜, 한국 공학 기술 및 산업발전에 기여하였으며 광통신, 초고속 인터넷, 방송/통신/인터넷 융합 분야의 기술개발 을 성공적으로 이끌고 이를 산업으로 성공시켜 한국이 IT강국이 되는 기반을 마련하였다. 구호에 머물던 Industry 4.0을 산업현장에 적용하는 기반을 마련하고, 이를 포스코 철강 산업에 적용하여 세계최초 연속공정 스마트 팩토리를 구축하는 성과를 이루었으며, 포스코 스마트 팩토리 는 2019년 다보스 포럼에서 세계 스마트 팩토리의 등대공장으로 선정되었다. Industry 4.0 기술을 스마트 팩토리에 머물지 않고, 스마트 건설, 스마트 에너지, 스마트 경영 등 으로 '스마트 X' 솔루션화 하여 타 영역으로 확대시켰으며, 이런 기술발전을 통하여 제조업이 H/ W사업에서 솔루션 사업으로, 나아가 서비스업으로 발전하는 기틀을 마련함과 아울러 국내 다양한 제조업 현장에 전파하여 그들 경쟁력을 높여, 한국 제조업의 르네상스를 일으키고 있다. 최두환 박사는 기술 활동뿐 아니라, 국내/외 산/학/연의 다양한 활동을 통하여 기술확산과 산업 발전에 기여함과 아울러 신기술 사업화를 위하여 국내최초 CVC 운용, 벤처경진대회 개최, 성장사 다리펀드의 운용 등에 앞장서 한국 창업생태계 조성과 발전에도 크게 기여하였다.

2019년도 학회 공로상 수상자

상 별	성 명	직 위	소 속	비 고
공로상	강명곤	교수	한국교통대학교	하계 조직위원
공로상	고정환	교수	인하공업전문대학	산업전자(소) 활성화
공로상	권혁인	교수	중앙대학교	하계 TPC위원장
공로상	김경연	교수	제주대학교	제주지부장
공로상	김동규	교수	한양대학교	2018년도 SoC설계연구회 위원장
공로상	김원종	실장	한국전자통신연구원	반도체(소) 활성화
공로상	서춘원	교수	김포대학교	산업전자(소) 활성화
공로상	송제호	교수	전북대학교	전북지부장
공로상	이덕기	교수	연암공과대학교	ICGHIT2019 조직위원
공로상	이덕진	교수	군산대학교	정보 및 제어 심포지엄 조직위원장
공로상	이승호	교수	한밭대학교	2019년도 SoC학술대회 대회장
공로상	이정우	교수	중앙대학교	통신(소) 활성화
공로상	정영모	교수	한성대학교	정보화(위) 위원장
공로상	정찬호	교수	한밭대학교	신호처리(소) 활성화
공로상	주성순	책임연구원	한국전자통신연구원	대전·충남지부장
공로상	최병호	본부장	전자부품연구원	반도체(소) 활성화
공로상	최현철	교수	경북대학교	대구·경북지부장
공로상	한태화	연구교수	연세의료원	컴퓨터(소) 활성화
공로상	황진영	교수	한국항공대학교	총무간사

대한전자공학회 논문상

| 시스템 및 제어 분야 |



김 호 철 교수 (을지대학교)

| 주요 학력/이력 |

- 1994~2002 고려대학교 의용전자공학과 공학사
- 2002~2004 고려대학교 의학과 이학석사
- 2004~2009 고려대학교 의학과 공학박사
- 2009~2009 고려대학교 의과대학 대학원 연구교수
- 2009~2010 한국전기연구원 융합기술연구본부 전기정보망센터 선임연구원
- 2010~2012 동국대학교 의료기기 개발촉진 센터 R&D 지원실 팀장
- 2010~2012 동국대학교 바이오시스템대학 연구교수
- 2018~ 을지대학교 평생교육원 팀장
- 2012~ 을지대학교 보건과학대학 방사선학과 부교수

| 주요업적 |

김호철 교수는 디지털영상처리기술을 이용하여 스마트폰에서의 방사선 검출, CT 흉곽영상에서 흉곽형태의 정량적 분석 기법 개발, CT 및 초음파 영상 품질관리 시 자동화된 정량적 분석 기법 개발, MRI의 다양한 시퀀스에서 조영제 신호강도의 정량적 분석 등 다양한 의료영상에서의 분석기법 및 해결방안들을 제안하여 관련논문이 다른 연구자들에게 다수 인용되어 연구방향과 통찰력을 주었으며, 뿐만 아니라 인공지능 기반의 방사선 검출 기법과 고령자 낙상위험 관리를 위한 웨어러블 스 마트 시스템 개발 등의 다양한 연구들을 진행함으로써 보건의료 R&D 발전에 기여하였다.

| 산업전자 분야 |



이 시 현 교수 (동서울대학교)

| 주요 학력/이력 |

- 1980~1987 원광대학교 전자공학과 공학사
- 1989~1991 건국대학교 대학원 전자공학과 공학석사
- 1992~1998 건국대학교 대학원 전자공학과 공학박사
- 1991~1996 (주)현대전자(현: SK하이닉스(주)) 산업전자연구소/정보통신연구소/멀티미디어연구소 주임연구원
- 1998~현재 동서울대학교 정보통신과 부교수
- 2015 Visiting Scholar (School of Electrical and Computer Engineering, Georgia Institute of Technology)
- 2017~현재 Consulting Professor (School of Electrical and Computer Engineering, Georgia Institute of Technology)

| 주요업적 |

이시현 교수는 기존의 2D IC의 성능을 개선하고 3D IC의 집적도와 전기적인 특성을 개선하기 위한 목적으로 회로에서 TSV (Through Silicon Via)의 거리와 주파수에 따른 임피던스를 해석하였다. TSV에 대한 전기적 특성의 해석결과는 반도체공정과 설계 톨에 적용할 수 있으며, 향후 많은 수요가 예상되는 고성능의 Full-chip 3D IC를 설계하는 연구자와 산업체 에 도움이 될 수 있도록 하였다.

기술혁신상



김 지 호 대표이사 (주)와이솔

| 주요 학력/이력 |

- 1978년 ~ 1985년 아주대학교 전자공학 학사
- 1985년 ~ 1991년 아주대학교 전자공학 석사
- 1984년 ~ 1989년 삼성그룹 공채 25期
- 1989년 ~ 1992년 삼성전기 CHIP 부품 연구소
- 1992년 ~ 1996년 삼성전기 CHIP저항과
- 1997년 ~ 1999년 삼성전기 해외사업TF
- 1999년 ~ 2003년 삼성전기 적층 CHIP INDUCTORT팀
- 2003년 ~ 2004년 삼성전기 CHIP 영업팀
- 2005년 ~ 2008년 5월 삼성전기 WS-Component 사업팀 / 상무
- 2008년 6월 ~ 현재 (주) 와이솔 대표이사

| 주요업적 |

김지호 사장은 지난 36년 동안 이공계 출신으로는 드물게 다양한 경험을 쌓았다. 삼성전기 시절 연구원, 생산과장, 해외영업, 해외 사업추진 TF 등 셀러리맨에서 현재의 와이솔 CEO까지 김지호 사장의 혁신과 도전은 멈추지 않고 있다. 그 동안의 경험과 Know-how를 기반으로 제품 경쟁력 강화, 글로벌 제조 혁신, 新 사업 발굴 등을 지속 추진하고 있다.

2008년 6월 와이솔을 설립하여, 창업 당시 매출 260억원 규모였던 회사가 2018년 4,336억원 규모로 성장하고 직원수도 68명에서 Global 1,500명 규모로 성장하는데 큰 역할을 수행하였다.

RF부품의 설계에서 FAB, 패키징, Module까지 SAW Filter 全 공정의 독자적인 핵심기술력을 보유하고 있으며, 향후 5G 스마트폰 판매량 확대로 사업의 지속적인 성장이 예상된다. 또한, 2013년에는 혁신적이고 시장지향적인 R&D를 통해 국내 및 세계시장을 선도하고 창조 경제 활성화에 기여한 공로로 창조기술인상 최우수상을 수상하기도 하였다.

특히 최근에는 高신뢰성 통합 공공망 및 이동통신 단말기 RF Duplexer(온도변화에 안정성을 갖는 표면 탄성파 Duplexer)를 개발하였다. 이는 700MHz 대역의 차세대 방송망 신호가 이 와 매우 인접한 통합 공공망 수신기에 주파수 간섭을 일으키지 않도록 필터를 구현한 것이다. 향후 부족한 주파수대역의 사용 문제를 해결하는데 매우 중요한 기술이며 세계에서 두 번째, 국내에서는 첫 번째 상용화하여 와이솔이 유일하게 공급할 수 있는 기술이다.

활발한 연구 개발 활동으로 국내 등록 특허 55건, 해외 등록 특허 9건, 상표 5건 등을 확보함으로써 국내 산업에 기여하는데도 크게 이바지하고 있다.

그 외에도 국제 과제 수행을 통한 전문 인력 확보 및 육성을 추진하고 추가 고용 창출에 기여하였으며, 중소 기업의 독자 사업화 추진으로 국가 경쟁력 확보에 큰 역할을 수행하였다.

대한전자공학회 논문상

| 통신 분야 |



이 재 용 교수 (충남대학교)

| 주요 학력/이력 |

- 1983~1988 서울대학교 전자공학과 공학사
- 1988~1990 KAIST 전기전자공학과 공학석사
- 1990~1995 KAIST 전기전자공학과 공학박사
- 1990~1995 디지콤 정보통신연구소 선임연구원
- 1995~충남대학교 정보통신공학과 정교수

| 주요업적 |

이재용 교수는 컴퓨터네트워크 분야에서 데이터링크 계층과 전송계층의 성능개선 알고리즘과 프로토콜의 설계와 성능분석을 중심으로 한 연구를 수행하여, 네트워크 성능향상에 기여하고 다수의 논문을 출간하였다. 최근에는 기존에 연구된 네트워크 제어 기술에 AI 기법을 활용하여 네트워크 성능개선 방안에 관해 연구를 진행하고 있으며, 특히 TCP 계층의 혼잡제어(congestion control)에 지도학습, 비지도학습, 강화학습기법을 적용한 제어 알고리즘을 개발하고 있다.

| 반도체 분야 |



윤 광 섭 교수 (인하대학교)

| 주요 학력/이력 |

- 1977~1981 인하대학교 전자공학과 공학사
- 1982~1983 미국 조지아 공대(Georgia Tech) 전자공학과 공학석사
- 1984~1990 미국 조지아 공대(Georgia Tech) 전자공학과 공학박사
- 1988~1992 미국 실리콘 시스템스사 선임설계연구원
- 1992~현재 인하대학교 전자공학과 교수

| 주요업적 |

윤광섭 교수는 혼성신호처리 반도체 칩 설계 연구를 해오면서, 무선 이동통신 시스템, 생체신호 처리 시스템, 디지털 TV 및 대형 디스플레이와 같은 음성 및 영상신호처리 시스템내 사용되는 저전력 고성능 아날로그-디지털 변환기(ADC, 나이퀴스트 및 오버샘플링), 디지털-아날로그 변환기(DAC), 대역폭 가변 필터, 전력관리 회로(PFM/PWM Buck/Boost), 위상동기 회로(PLL) 등 IP 설계에 집중하여서 160여편의 국내외 연구논문을 발표하였으며, 30여건의 국내 특허 등록을 하여서 혼성신호처리 반도체 칩 설계 분야에 공헌하였다. 또한 1998년 1월에는 국내 반도체 칩 설계 분위기를 고무시키기 위해서 IEEE ED/SSC 서울챕터를 대한전자공학회 14분 교수들과 함께 창립하면서 국제 학술행사(AP-ASIC, A-SSCC, ISOCC)를 국내 유치 및 운영하면서 국내외 회로설계 분야 교수분들과 엔지니어들에게 반도체 회로설계포럼을 제공해주는데 공헌을 하였다.

대한전자공학회 논문상

| 컴퓨터 분야 |



황 성 운 교수 (홍익대학교)

| 주요 학력/이력 |

- 1987~1993 서울대학교 수학과 이학사
- 1996~1998 포항공과대학교 정보통신학과 공학석사
- 2001~2004 한국과학기술원 전자전산학과 공학박사
- 1998~2008 한국전자통신연구원 선임연구원
- 2008~홍익대학교 소프트웨어융합학과 교수

| 주요업적 |

황성운 교수는 정보보호 분야에서 IEEE Transactions on Computers, IEEE Internet of Things Journal, IEEE Computer 등 국제저널에 안전하면서도 효율적인 선진 암호 기법을 제시함으로써 학계 연구에 많은 공헌을 하였으며, 또한 인공지능을 사이버보안에 적용하여 빅데이터 환경에서의 취약점 분석 시스템, 차세대 인공지능 보안시스템 등 혁신적인 제품을 개발하여 산업계에 응용하는데 공헌해오고 있다.

| 신호처리 분야 |



김 태 환 교수 (한국항공대학교)

| 주요 학력/이력 |

- 1998~2005 연세대학교 전기전자공학과 공학사
- 2005~2007 한국과학기술원 전자공학과 공학석사
- 2007~2010 한국과학기술원 전자공학과 공학박사
- 2010~2011 삼성전자 DMC연구소 책임연구원
- 2011~2017 한국항공대학교 항공전자정보공학부 조교수
- 2017~한국항공대학교 항공전자정보공학부 부교수

| 주요업적 |

김태환 교수는 신호처리 알고리즘과 이를 효율적으로 구현하기 위한 디지털 회로 구조에 대한 융합적 연구를 수행하였다. 차세대 통신 시스템의 기저대역 신호처리 과정으로서 동기화, 복호, 검파 등에 대한 효율적인 알고리즘을 연구하고 이를 위한 회로 아키텍처를 제안하였으며, 멀티미디어 및 AIS시스템을 위한 효율적인 알고리즘 및 이에 기반하는 소프트웨어-하드웨어 통합 설계 결과를 제시하였다. 이러한 다양한 연구를 기반으로, 최근 10년간 70여편의 논문을 국내/외 저널 및 학회에서 발표하였으며, 30여건의 특허를 출원/등록하였다. 또한, Intel, 동부하이텍, 특허청 등에서 주최한 복수의 반도체/FPGA 설계 대회에서의 참가자 및 지도자로서 다수의 입상 실적을 보유하고 있다.