

2018 학회상 수상자

대한전자공학대상

박성욱 대표이사 부회장(SK하이닉스㈜)

| 주요 학력/이력 |

- 1982.2 울산대학교 재료공학 학사
- 1984.2 한국과학기술원 재료공학 석사
- 1992.2 한국과학기술원 재료공학 박사
- 1999. 6 현대전자미국생산법인(Engineering 총괄
- 2001.1 현대전자미국생산법인이사(상무)
- 2003.3 하이닉스반도체 메모리연구소장
- 2005.3 하이닉스반도체 연구소장(전무)
- 2007.3 하이닉스반도체 연구소장(부사장)
- 2010.4 하이닉스반도체 연구개발제조총괄(부사장)
- 2012.2 SK하이닉스 연구개발총괄(부사장)
- 2013.2 SK하이닉스 대표이사(사장)
- 2016.1 SK수펙스추구협의회 ICT위원회위원장
- 2016.3~ 한국반도체산업협회장(現)
- 2017.1~SK 하이닉스 대표이사(부회장) 및 SK수펙스추구협의회 글로벌성장위원회위원장(現)

| 주요업적 |

박성욱 대표이사는 1984년 SK하이닉스(당시 현대전자) 연구소로 입사해 34년 간 한국 메모리 반도체 발전에 몸담아온 엔지니어 출신 경영자로, 연구개발 주요 포스트를 두루 거치며 DRAM과 NAND Flash 기술 개발을 주도해 왔다.

특히 반도체 산업 재편에 따른 경쟁 속에서도 강력한 기술 리더십을 바탕으로 세계 최고 수준의 경쟁력을 확보할 수 있도록 이끌어 왔으며, 연구개발을 총괄해 1년에 1세대씩 성공적인 미세공정 전환을 주도하며 세계 최초로 60나노급 DDR2(2006년), 40나노급 DDR3(2009년) 등을 개발하였다. 특히 40나노급 2Gb 그래픽 DDR5(2009년), 40나노급 2Gb 모바일 DRAM(2010년) 등 고부가가치 제품을 잇따라 세계 최초로 선보이며 시장 변화에 적극적으로 대응해 수익성을 확보하였고, 대표이사 취임 이후 SK하이닉스는 창립 이래 최대 실적을 경신하며 세계 반도체 3위 기업으로 성장하였다.

최근에는 경제적 성과뿐만 아니라, 사회적 가치를 동시에 추구함으로써 지속가능한 성장을 위한 기반을 다지고 있으며, 2016년부터는 한국반도체산업협회장을 맡으며 국내 반도체 생태계 선순환을 위해 노력하고 있다.

2018년도 학회 공로상 수상자

상 별	성 명	직 위	소 속	비 고
공로상	강대성	교수	동아대학교	부산·경남·울산지부장
공로상	공정택	교수	성균관대학교	SoC학술대회 기획 및 활성화
공로상	김광수	교수	한국과학기술원	ICCE-Asia 2018 조직위원
공로상	김동식	교수	인하공업전문대학	산업전자(소) 활성화
공로상	김은원	교수	대림대학교	산업전자(소) 활성화
공로상	김종옥	교수	고려대학교	ICEIC 2018 TPC위원장
공로상	김지훈	교수	이화여자대학교	총무간사
공로상	남일구	교수	부산대학교	추계 TPC위원장
공로상	노원우	교수	연세대학교	반도체(소) 신규 워크샵 발굴 및 공헌
공로상	동성수	교수	용인송담대학교	하계 조직위원
공로상	박정일	교수	영남대학교	대구·경북지부장
공로상	박철수	교수	광운대학교	IEIE SPC편집위원
공로상	백상헌	교수	고려대학교	ICCE-Asia 2018 TPC위원장
공로상	송병철	교수	인하대학교	사업(위)
공로상	송철규	교수	전북대학교	정보 및 제어 심포지엄 지원
공로상	윤석현	교수	단국대학교	사업(위)
공로상	이배호	교수	전남대학교	광주·전남지부장
공로상	이승호	교수	한밭대학교	논문편집위원
공로상	인치호	교수	세명대학교	SoC설계연구회 활성화
공로상	임해진	교수	강원대학교	강원지부장
공로상	장동의	교수	한국과학기술원	ICCE-Asia 2018 조직위원
공로상	정진곤	교수	중앙대학교	ICEIC 2018 조직위원
공로상	채관엽	수석연구원	삼성전자	추계 조직위원
공로상	한영선	교수	경일대학교	IEIE SPC편집위원
공로상	황성운	교수	홍익대학교	컴퓨터(소) 활성화
공로상	황인정	수석연구원	명지병원	컴퓨터(소) 활성화

대한전자공학회 논문상

| 시스템 및 제어 분야 |



김동성 교수(금오공과대학교)

| 주요 학력 및 이력 |

- 1988~1994 한양대학교 전자공학 학사/석사
- 1998~2003 서울대학교 전기 및 컴퓨터공학부(실시간시스템 전공) 박사
- 2003~2005 미국 코넬대학교 ECE, 박사후 연구원/방문 연구원
- 2004~현재 금오공과대학교 전자공학부 교수/부교수/조교수/전임강사
- 2007~2009 U.C. Davis 전산학부 객원교수/방문연구원
- 2014~2017 kit융합기술원 원장(연구 및 연구기획 총괄)
- 2014~현재 ICT융합특성화연구센터(과기정통부 ITRC 사업, 5년차) 센터장
- 2018~현재 한국연구재단 대학중점연구소사업(사업명:ICT융합특성화연구센터, 9년)
- 2007~현재 IEEE 및 ACM Senior Member, AFCEA, IEIE, KICS, KSII 평생회원
- 2016~현재 국방부 CIO 및 해군군수사령부 합정기술 연구소 자문 위원
- 최우수 ITRC (추진실적분야) 과기정통부 장관상(2018), ITRC 창의인재양성 분야 미래창조과학부장관상(2017), 우수 ITRC(추진실적) 센터상(2016) 수상 외 학술지, 학술대회, 지자체 등에서 우수논문, 우수연구, 우수책임, 표창상 등 수상

| 주요업적 |

김동성 교수는 대학 IT연구센터 사업 및 중점연구소 사업을 통한 지역 국방 기업과 스마트 IoT 기반 차세대 플랫폼 설계 기술 및 실시간 시스템 및 통신망 분야 기술을 연구해 왔다. 지역의 방산분야 대기업인 한화 시스템, LIG넥스원, LIG 시스템과 공동으로 학술적 연구 수행 및 연구소 자립화를 추진해오고 있으며 IEEE IoT 등의 저널 및 관련 분야 2% 이내의 우수 학술 논문들을 발표해 왔다. 또한 Springer와 같은 국내외 유명 출판사와 관련 분야를 저서를 출판했으며 IEEE WFCS, ETFA 등과 같은 국제학회에서 PC 위원 등을 통해 관련 분야에 대한 학술적 발전에 공헌하였다. 이와 더불어 경북도, 구미시, 김천시 국방 ICT 사업 육성 및 정책 자문 위원으로 지역 발전에도 기여하고있다.

| 산업전자 분야 |



엄우용 교수(인하공업전문대학)

| 주요 학력 및 이력 |

- 1986년 3월 - 1990년 2월 단국대학교 전자공학과 공학사
- 1990년 3월 - 1992년 2월 단국대학교 전자공학과 공학석사
- 1992년 9월 - 1998년 2월 단국대학교 전자공학과 공학박사
- 1996년 3월 - 1998년 2월 인하공업전문대학 디지털전자과 전임강사
- 1998년 3월 - 2002년 2월 인하공업전문대학 디지털전자과 조교수
- 2002년 3월 - 2007년 2월 인하공업전문대학 디지털전자과 부교수
- 2007년 3월 - 현재 인하공업전문대학 디지털전자과 교수

| 주요업적 |

엄우용 교수는 반도체소자의 접촉저항을 줄일 수 있는 실리사이드 형성 연구를 시작으로 이중막 실리사이드 형성과 이를 p+-n 극저접합에 응용하는 연구로 다수의 학회논문을 발표하였다. 이를 바탕으로 접촉저항을 최소화 할 수 있는 다양한 방면으로 계속적인 연구를 지속하여 관련 논문을 발표하였다. 최근에는 중소기업들과 연계하여 반도체 분야에 국한하지 않고 다양한 전자산업 분야 기술 발전에 이바지할 수 있는 시스템 설계 및 제어장치들을 연구하고 개발하여 관련 논문을 발표하였고 이를 바탕으로 중소기업기반의 전자산업발전에 공헌하였다.

기술혁신상



김동현 대표이사 (㈜아이씨티케이)

| 주요 학력 및 이력 |

- 1991~1997 아주대학교 산업공학 학사
- 2001~2003 아주대학교 산업공학 석사
- 2003~2011 ㈜아이씨티케이 부사장
- 2008~2010 Brightsight Asia 대표이사
- 2011~현재 ㈜아이씨티케이 대표이사

| 주요업적 |

김동현 대표이사는 보안 칩 핵심 기술인 물리적 복제 방지 기술(Physical Unclonable Function)의 원천 기술 및 상용화 기술 개발을 위해 활발한 산학 연구를 진행하였다. 이를 바탕으로 상용화에 성공한 VIA-PUF 기술과 다른 4종의 원천 기술을 개발하여 국제적 경쟁력을 확보하였으며, PUF 기술을 이용한 KEY, SECURE MEMORY, SECURE AUTHENTICATION 등 응용 연구를 진행하였다. 이러한 기술개발은 IoT 기기, 자동차, 스마트카드, 클라우드 서비스 보안에 적용 할 수 있는 특허 등록 48건, 특허출원 143건 등의 결과물로 나타났다. 2016년부터는 PUF 기술을 적용한 보안 칩을 양산하여 스마트 가전, 무인 이동체, 클라우드 등 초연결 사회의 보안 문제를 해결할 수 있도록 기여하였다.

대한전자공학회 논문상

| 통신 분야 |



정창원 교수 (서울과학기술대학교)

| 주요 학력 및 이력 |

- 광운대학교 전파공학과 (공학사), 1997년 2월
- University of Southern California (USC), Department of Electrical Engineering (공학석사), 2001년 12월
- University of California, Irvine (UCI), Department of Electrical Engineering (공학박사), 2005년 6월
- LG 전자, 무선단말팀, 연구원, 1997년 1월 ~ 2000년 5월
- University of California Irvine, 박사 후 연구원, 2005년 7월 ~ 2005년 10월
- 삼성종합기술원, Communication Lab., 전문연구원, 2005 년 11월 ~ 2008 년 4월
- 서울과학기술대학교, 나노IT디자인융합기술대학원, 조교수, 2008 년 5월 ~ 2014년 9월
- 서울과학기술대학교, 나노IT디자인융합기술대학원, 부교수, 2014 년 10월 ~

| 주요업적 |

정창원 교수는 회사 및 학교 연구실에서 다년간 초고주파 통신 분야 관련 다양한 군사, 회사, 및 국가 과제를 수행하였으며, 초고주파 대역 안테나, 무선전력 전송, 투명 디바이스 설계, EMI/EMC 분석 관련 연구를 수행 하였으며, 이와 관련 하여 다수의 전자공학회 논문 및 80여편의 SCI급 논문을 게재 하는 등 초고주파 통신 분야의 발전에 공헌하였다.

대한전자공학회 논문상

| 컴퓨터 분야 |



이후진 교수 (한성대학교)

| 주요 학력 및 이력 |

- 1993~1997 서울대학교 전기공학부 공학사
- 2000~2002 The University of Texas at Austin 전기·컴퓨터공학과 공학석사
- 2002~2007 The University of Texas at Austin 전기·컴퓨터공학과 공학박사
- 2007~2009 Freescale Semiconductor, Inc., USA, Systems & Architecture Engineer
- 2009~한성대학교 교수

| 주요업적 |

이후진 교수는 시공간 전송 다이버시티, 다중안테나 OFDM, 물리 계층 보안, 지능형 인지 무선 통신 기법 등이 적용된 멀티미디어 통신 및 네트워크 시스템에 대해 여러 실제적인 채널 환경에서의 효율적인 성능 분석에 관한 통찰력 있는 연구를 활발하게 지속해 왔다. 특히, 멀티미디어 이동 통신 시스템의 여러 성능 지표에 관한 신뢰성 있고 효율적인 이론 및 수식을 도출하고 이를 활용하여 보다 효과적으로 시스템의 성능을 분석하고 개선해 왔으며, 또한 기존 시스템들의 성능 향상을 도모하는 다양한 송·수신 기법들도 개발하여 발표하는 등, 차세대 멀티미디어 통신 시스템 분야에서의 학문 및 기술 발전에 크게 기여하였다.

| 반도체 분야 |



조경순 교수 (한국외국어대학교)

| 주요 학력 및 이력 |

- 1978~1982 서울대학교 전자공학과 공학사
- 1982~1984 서울대학교 전자공학과 공학석사
- 1984~1988 Carnegie Mellon University 전자공학과 공학박사
- 1988~1994 삼성전자 반도체 ASIC사업부 수석연구원
- 1994~한국외국어대학교 전자공학과 교수

| 주요업적 |

조경순 교수는 1988년부터 6년 동안 삼성전자 반도체 ASIC 수석연구원으로 ASIC 기반 기술 구축의 선도적 역할을 수행하였다. 1994년부터 현재까지 한국외국어대학교 전자공학과 교수로 재직하면서 반도체설계분야 기술개발 및 우수 인력 양성에 기여하였고, 산학연계부총장, 공과대학 학장을 역임하면서 산업체와 대학의 상호발전을 위해 노력하였으며, 다수의 기업체 기술고문, 연구소장을 겸임하면서 반도체 산업 발전의 일익을 담당하였다. 2005년부터 6년간 시스템IC2010사업단 SoC설계분야 전문위원을 역임하면서 시스템반도체 설계 분야의 연구 개발 기반 구축에 공헌하였다.

| 신호처리 분야 |



배진호 교수 (제주대학교)

| 주요 학력 및 이력 |

- 1987~1993 아주대학교 전기및전자공학과 공학사
- 1994~1996 KAIST 정보및통신공학과 공학석사
- 1996~2001 KAIST 전자전산학과 공학박사
- 1993~2002 대양전기공업(주) 기술연구소 실장
- 2002~2002 KAIST 전자전산학과 BK21 초빙교수
- 2006~2007 Texas A&M 객원교수
- 2013~2014 UC Santa Cruz 객원교수
- 2002~제주대학교 해양시스템공학과 교수

| 주요업적 |

배진호 교수는 전자기파, 음파 및 광파의 인버스 스캐터링 문제에 대해 디지털 신호처리 기법을 도입하여 해결하는 연구를 수행했으며, 특히 대우조선해양과 선박의 선체 구조물에 초음파 신호를 인가하여 외판을 따라 100 미터 거리까지 문자나 이미지 송수신 등 선체통신을 세계 최초로 성공하였다. 현재에는 하드웨어기반 신경망회로 개발을 위한 저항성 메모리 및 인공지능 기반의 다기능 스마트 센서 시스템의 개발을 수행하고 있다. 이러한 연구결과로 27편의 국내논문, 55편의 국제논문 및 30건의 특허를 등록하였다.